

<b>Dersin Adı</b>	<b>Kodu</b>	<b>Yarıyılı</b>	<b>T+U</b>	<b>Kredisi</b>	<b>AKTS</b>
Sistem Analizi ve Tasarımı-2	1906408	IV	1+1	2	3
<b>Ön koşul Dersler</b>					
<b>Dersin Dili</b>	Türkçe				
<b>Dersin Türü</b>	Zorunlu				
<b>Dersin Koordinatörü</b>					
<b>Dersi Veren</b>					
<b>Dersin Yardımcıları</b>					
<b>Dersin Amacı</b>	Öğrenciler gruplara bölünerek, uygulama projesi tasarlama, devre tasarımı yapma bilgi ve becerilerinin kazandırılması amaçlanır.				
<b>Dersin Öğrenme Çıktıları</b>	<b>Bu dersin sonunda öğrenci:</b> 1. Çalışılacak elektronik bir konu belirleyebilir. 2. Belirlenen konu üzerinde araştırma ve kaynak taraması yapabilir. 3. Elde edilen bilgileri rapor şeklinde düzenleyebilir. 4. Diğer öğrencilerin çalışmalarını tanıyabilir.				
<b>Dersin İçeriği</b>	Çalışma konusunun belirlenmesi, ilgili konu üzerinde araştırma yapılması, yapılan araştırmaların uygulamaya dökülmesi, devre çalışmasının kontrolü ve sunumu.				
<b>Haftalar</b>	<b>Konular</b>				
1	Elektronik uygulama devresi belirleme				
2	Elektronik uygulama devresi belirleme				
3	Belirlenen uygulama konusu için devre elemanlarını temin etme				
4	Belirlenen uygulama konusu için devre elemanlarını temin etme				
5	Belirlenen uygulama konusu için devre elemanlarını temin etme				
6	Uygulama devre montajı				
7	Ara Sınav				
8	Uygulama devre montajı				
9	Uygulama devre montajı				
10	Uygulama devre montajı				
11	Uygulama devre testi ve çalıştırma				
12	Uygulama devre testi ve çalıştırma				
13	Uygulama devre testi ve çalıştırma				
14	Uygulama devre teslimi				
<b>Genel Yeterlilikler</b>					
Uygulama projesi tasarlama, devre tasarımı yapma bilgi ve becerilerinin kazanır.					
<b>Kaynaklar</b>					
Güler, Ç., (2007). <i>Sistem Analizi ve Tasarımı</i> , Nobel Akademik Yayıncılık Ünlü, N., (2017). <i>Sistem Analizi ve Tasarımı</i> , Abaküs Yayınları					
<b>Değerlendirme Sistemi</b>					
<b>Ara sınav: %40</b> <b>Final : %60</b> <b>Bütünleme:</b>					

PROGRAM ÖĞRENME ÇIKTILARI İLE DERS ÖĞRENİM KAZANIMLARI İLİŞKİSİ TABLOSU													
	PÇ1	PÇ2	PÇ3	PÇ4	PÇ5	PÇ6	PÇ7	PÇ8	PÇ9	PÇ10	PÇ11	PÇ12	PÇ13
ÖK1	3	3	3	3	3	2	5	3	3	3	1	2	3
ÖK2	2	2	2	2	2	2	5	2	2	2	1	2	1
ÖK3	2	2	2	2	2	2	5	2	2	2	1	1	1
ÖK4	2	2	2	2	2	2	5	2	2	2	1	1	1
<b>ÖK: Öğrenme Kazanımları PÇ: Program Çıktıları</b>													
<b>Katkı Düzeyi</b>	<b>1 Çok Düşük</b>			<b>2 Düşük</b>		<b>3 Orta</b>			<b>4 Yüksek</b>			<b>5 Çok Yüksek</b>	

**Program Çıktıları ve İlgili Dersin İlişkisi**

Ders	PÇ1	PÇ2	PÇ3	PÇ4	PÇ5	PÇ6	PÇ7	PÇ8	PÇ9	PÇ10	PÇ11	PÇ12	PÇ13
<b>Sistem Analizi ve Tasarımı-2</b>	2	2	2	2	2	2	5	2	2	2	1	2	2